# RAPPORT PROJET ASSEMBLEUR – KELBERT PAUL

Table des matières

[RAPPORT PROJET ASSEMBLEUR – KELBERT PAUL 1](#_Toc67321681)

[Exemple 1 3](#_Toc67321682)

[But 3](#_Toc67321683)

[Table des symboles 3](#_Toc67321684)

[Arbre 3](#_Toc67321685)

[Code assembleur 3](#_Toc67321686)

[Analyse 4](#_Toc67321687)

[Exemple 2 4](#_Toc67321688)

[But 4](#_Toc67321689)

[Table des symboles 4](#_Toc67321690)

[Arbre 4](#_Toc67321691)

[Code assembleur 5](#_Toc67321692)

[Analyse 5](#_Toc67321693)

[Exemple 3 6](#_Toc67321694)

[But 6](#_Toc67321695)

[Table des symboles 6](#_Toc67321696)

[Arbre 6](#_Toc67321697)

[Code assembleur 6](#_Toc67321698)

[Analyse 8](#_Toc67321699)

[Exemple 4 8](#_Toc67321700)

[But 8](#_Toc67321701)

[Table des symboles 8](#_Toc67321702)

[Arbre 9](#_Toc67321703)

[Code assembleur 9](#_Toc67321704)

[Analyse 9](#_Toc67321705)

[Exemple 5 10](#_Toc67321706)

[But 10](#_Toc67321707)

[Table des symboles 10](#_Toc67321708)

[Arbre 11](#_Toc67321709)

[Code assembleur 11](#_Toc67321710)

[Analyse 12](#_Toc67321711)

[Exemple 6 13](#_Toc67321712)

[But 13](#_Toc67321713)

[Table des symboles 13](#_Toc67321714)

[Arbre 14](#_Toc67321715)

[Code assembleur 14](#_Toc67321716)

[Analyse 16](#_Toc67321717)

[Exemple 7 16](#_Toc67321718)

[But 16](#_Toc67321719)

[Table des symboles 16](#_Toc67321720)

[Arbre 17](#_Toc67321721)

[Code assembleur 17](#_Toc67321722)

[Analyse 18](#_Toc67321723)

[Exemple 8 19](#_Toc67321724)

[But 19](#_Toc67321725)

[Table des symboles 19](#_Toc67321726)

[Arbre 19](#_Toc67321727)

[Code assembleur 19](#_Toc67321728)

[Analyse 21](#_Toc67321729)

## Exemple 1

### But

Le but de cet exemple est de montrer le bon fonctionnement de notre compilateur, car il ne présente aucune variable ni fonction. Le résultat attendu est donc une table des symboles très petite, un arbre composé de deux nœuds et un code ASM ne renvoyant rien.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

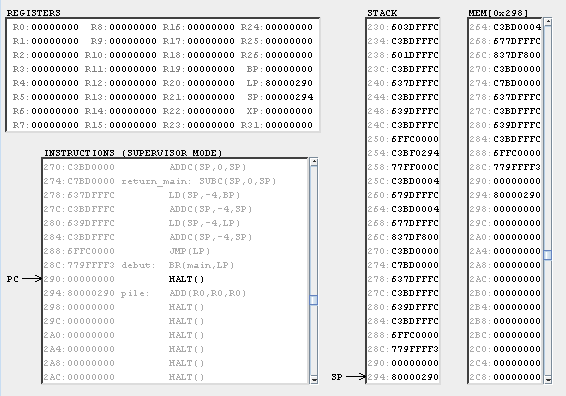
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

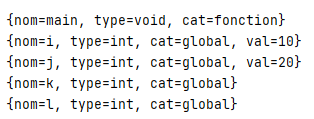
Le retour de BSim ne présente aucuns problèmes, ce qui parait logique au vu du but de l’exemple.

## Exemple 2

### But

Le but de ce programme est le même que l’exemple précédent, mais avec quatre variables.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

i: LONG(10)

j: LONG(20)

k: LONG(0)

l: LONG(0)

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

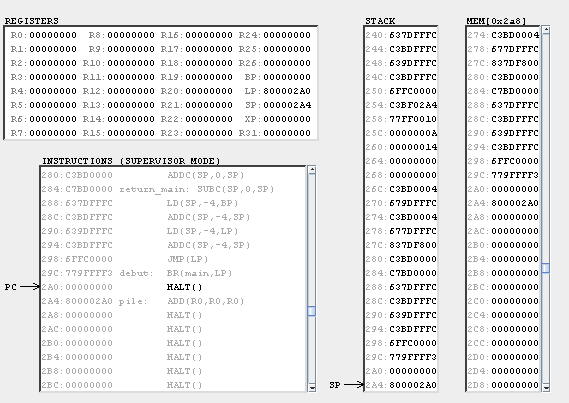
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

Aucun problème de présent, le code généré est correct.

## Exemple 3

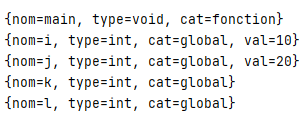
### But

Le but de cet exemple est un peu plus complexe que les deux précédents, car les variables sont à présent traitées.

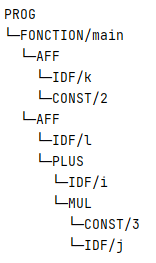
k = 2 / i = 10 / j = 20

Nous voulons calculer l tel quel l = i + (3\*j). Le résultat attendu est donc 70.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

i: LONG(10)

j: LONG(20)

k: LONG(0)

l: LONG(0)

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

CMOVE(2,R0)

PUSH(R0)

POP(R0)

ST(R0,k)

LD(i,R0)

PUSH(R0)

CMOVE(3,R0)

PUSH(R0)

LD(j,R0)

PUSH(R0)

POP(R2)

POP(R1)

MUL(R1,R2,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R0)

ST(R0,l)

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

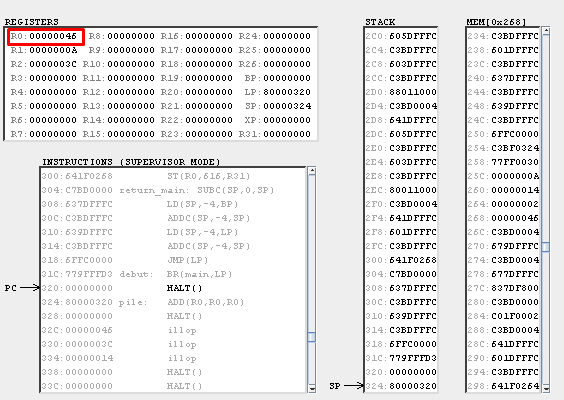
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

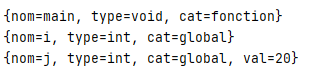
Comme le montre la valeur encadrée, le résultat est 46. Or, BSim renvoie les valeurs en hexadécimal, ce qui correspond à 70 en décimal. Donc le programme fonctionne.

## Exemple 4

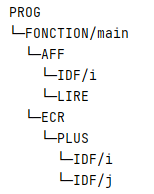
### But

Le but de cet exemple est de tester la fonction de lecture et d’écriture de notre générateur ASM. Ici, nous testerons avec i = 15 (en lecture) et j = 20. Le programme doit donc écrire 35.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

i: LONG(0)

j: LONG(20)

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

RDINT()

PUSH(R0)

POP(R0)

ST(R0,i)

LD(i,R0)

PUSH(R0)

LD(j,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R0)

WRINT()

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

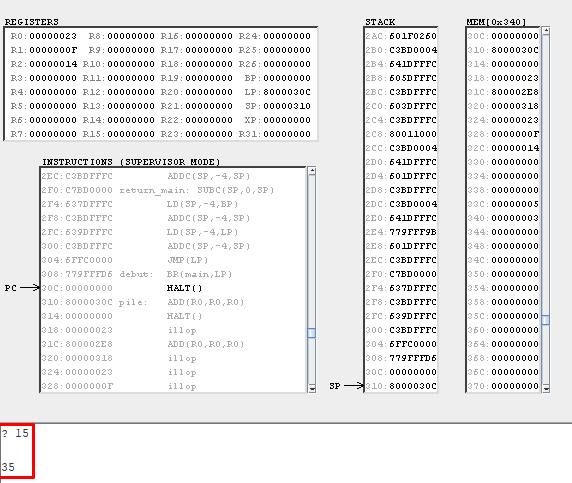
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

Nous pouvons voir que la valeur 35 est bien affichée. Donc cet exemple est correct !

## Exemple 5

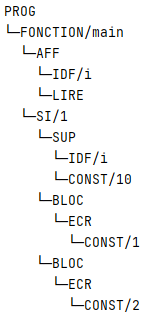
### But

Ici nous voulons tester l’écriture de conditions. C’est pour cela que l’utilisateur va devoir entrer une valeur, et que le programme va écrire 1 si cette valeur est supérieure à 10, ou alors 2 si elle est inférieure.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

i: LONG(0)

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

RDINT()

PUSH(R0)

POP(R0)

ST(R0,i)

LD(i,R0)

PUSH(R0)

CMOVE(10,R0)

PUSH(R0)

POP(R2)

POP(R1)

CMPLT(R2,R1,R0)

PUSH(R0)

POP(R0)

BF(R0, sinon1)

CMOVE(1,R0)

PUSH(R0)

POP(R0)

WRINT()

BR(fsi1)

sinon1:

CMOVE(2,R0)

PUSH(R0)

POP(R0)

WRINT()

fsi1:

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

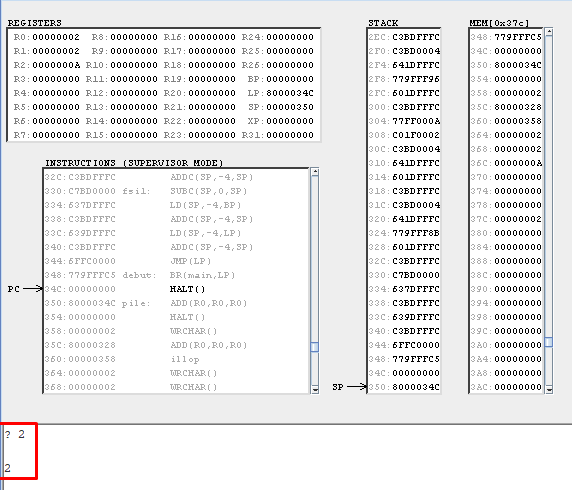
CALL(main)

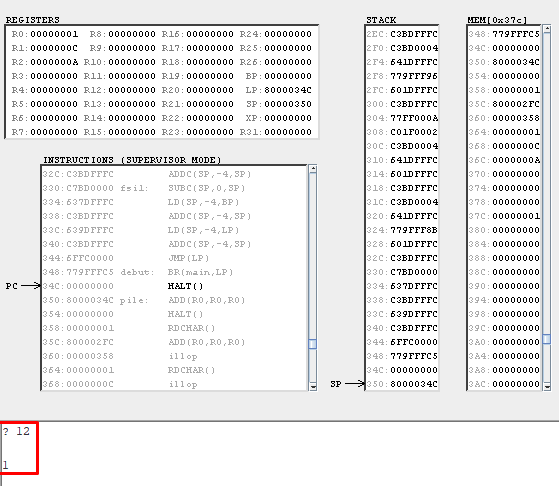
HALT()

pile:

### Analyse

#### BSim





#### Fonctionnement

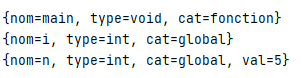
Comme nous pouvons le voir sur les deux captures précédentes, le programme fonctionne.

## Exemple 6

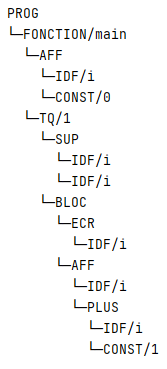
### But

Le but de cet exemple est de tester notre générateur de Tant Que. Le programme doit donc afficher 0 1 2 3 4 5.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

i: LONG(0)

n: LONG(5)

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

CMOVE(0,R0)

PUSH(R0)

POP(R0)

ST(R0,i)

tq1:

LD(i,R0)

PUSH(R0)

LD(n,R0)

PUSH(R0)

POP(R2)

POP(R1)

CMPLT(R1,R2,R0)

PUSH(R0)

POP(R0)

BF(R0,ftq1)

LD(i,R0)

PUSH(R0)

POP(R0)

WRINT()

LD(i,R0)

PUSH(R0)

CMOVE(1,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R0)

ST(R0,i)

BR(tq1)

ftq1:

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

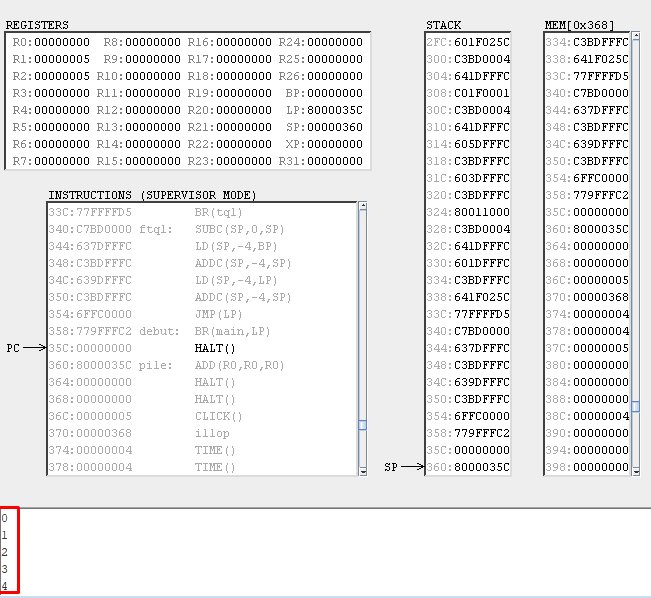
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

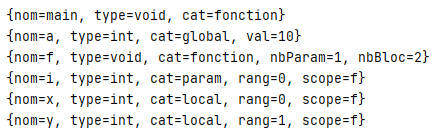
Tout est bien affiché, cela fonctionne.

## Exemple 7

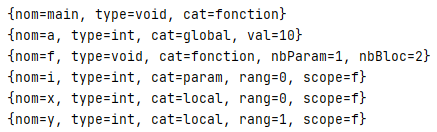
### But

Le résultat souhaité est 5.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

a: LONG(10)

f:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(2)

CMOVE(0,R0)

PUSH(R0)

POP(R0)

PUTFRAME(R0,-12)

CMOVE(1,R0)

PUSH(R0)

POP(R0)

PUTFRAME(R0,4)

GETFRAME(-12,R0)

PUSH(R0)

GETFRAME(0,R0)

PUSH(R0)

GETFRAME(4,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R0)

ST(R0,a)

return\_f:

DEALLOCATE(2)

POP(BP)

POP(LP)

RTN()

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

LD(a,R0)

PUSH(R0)

POP(R0)

WRINT()

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

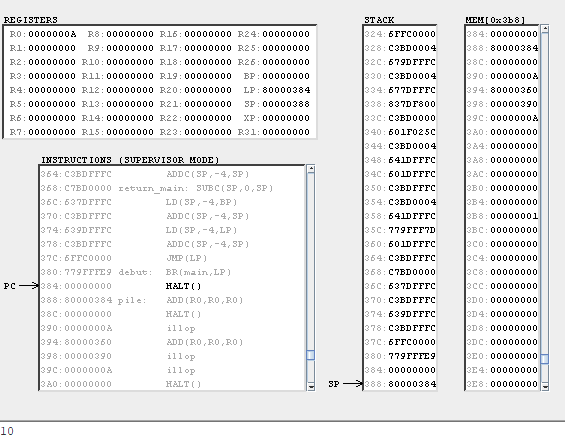
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

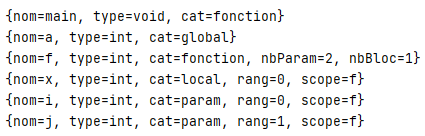
Comme nous pouvons le constater, le programme ne renvoie pas la bonne valeur. Cela est peut être dû au fait que la fonction créée ne renvoie rien (void), donc la valeur affichée reste la même (a = 10).

## Exemple 8

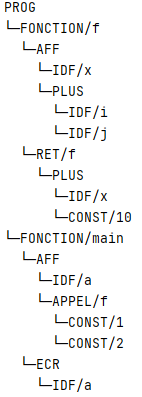
### But

Le résultat attendu de la part de cet exemple est 13.

### Table des symboles



### Arbre



### Code assembleur

.include beta.uasm

.include intio.uasm

.options tty

CMOVE(pile,SP)

BR(debut)

a: LONG(0)

f:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(1)

GETFRAME(-16,R0)

PUSH(R0)

GETFRAME(-12,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R0)

PUTFRAME(R0,0)

GETFRAME(0,R0)

PUSH(R0)

CMOVE(10,R0)

PUSH(R0)

POP(R2)

POP(R1)

ADD(R1,R2,R0)

PUSH(R0)

POP(R0)

PUTFRAME(R0,-20)

BR(return\_f)

return\_f:

DEALLOCATE(1)

POP(BP)

POP(LP)

RTN()

main:

PUSH(LP)

PUSH(BP)

MOVE(SP,BP)

ALLOCATE(0)

ALLOCATE(1)

CMOVE(1,R0)

PUSH(R0)

CMOVE(2,R0)

PUSH(R0)

CALL(f)

DEALLOCATE(2)

POP(R0)

ST(R0,a)

LD(a,R0)

PUSH(R0)

POP(R0)

WRINT()

return\_main:

DEALLOCATE(0)

POP(BP)

POP(LP)

RTN()

debut:

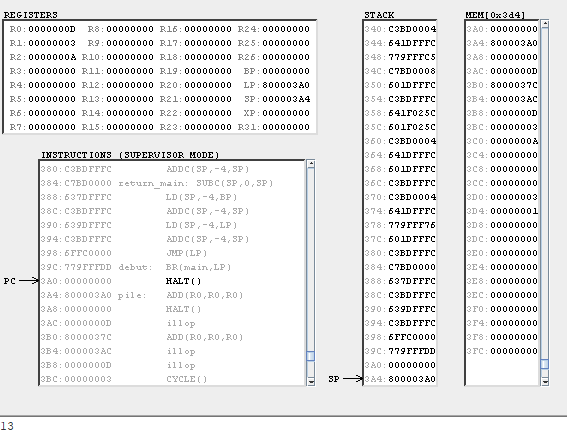
CALL(main)

HALT()

pile:

### Analyse

#### BSim



#### Fonctionnement

Le programme fonctionne parfaitement.